Domande di Reti Logiche – compito del 09/06/2026

C'è **una sola risposta** corretta per ogni domanda
Usare lo spazio bianco sul retro del foglio per appunti, se serve

1) In Assembler, per poter usare la pila va riservata una zona di memoria ed il registro ESP va inizializzato con:
   a) L'indirizzo più basso della zona riservata
   b) L'indirizzo più alto della zona riservata
   c) L'indirizzo successivo a quello più alto della zona riservata
   d) Nessuna delle precedenti

```
SUB %AL, %BL
```

2) Dopo l'istruzione sopra scritta, quale coppia di operandi può aver prodotto CF=SF?
   a) AL=0xFF, BL=0x01
   b) AL=0x80, BL=0xFF
   c) AL=0x99, BL=0x01
   d) Nessuna delle precedenti

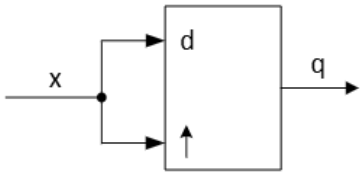
3) AX contiene un naturale compreso tra 4000 e 10000, e BL contiene un naturale tra 20 e 200. Per poter svolgere la divisione in ogni caso devo scrivere
   a) `DIV %BL`
   b) `DIV %AX, %BL`
   c)
```
MOV $0, %DX
MOV $0, %BH
DIV %BX
```
   d) Nessuna delle precedenti

4) $|a|_x = |b|_x$:
   a) se $a = b \times x$
   b) se x è primo
   c) Se $a - b$ è multiplo di x
   d) Nessuna delle precedenti

5) è necessario montare un chip di RAM $1k \times 8bit$ su un bus indirizzi a 12 fili, in modo che risponda al range di indirizzi 'H800-'HBFF. Un'espressione logica per la maschera che genera il select per il chip è:
   a) $/s = \overline{a_{11}} + a_{10} + a_9 + a_8$
   b) $/s = a_{11} \cdot \overline{a_{10}} \cdot \overline{a_9} \cdot \overline{a_8}$
   c) $/s = \overline{a_{11}} + a_{10}$
   d) Nessuna delle precedenti

6) Il colloquio tra il processore ed un'interfaccia parallela senza handshake avviene tramite
   a) letture/scritture su un particolare registro dell'interfaccia
   b) letture/scritture su un particolare registro del dispositivo gestito dall'interfaccia
   c) i fili /dav, rfd
   d) Nessuna delle precedenti

7) Data una base β e due numeri naturali X_1, X_2 compresi tra 0 e $\beta - 1$, per calcolare $y = X_1 + \beta^2 \cdot X_2$:
   a) Sono indispensabili sia un moltiplicatore che un sommatore
   b) È indispensabile un moltiplicatore
   c) È indispensabile un sommatore
   d) Nessuna delle precedenti



8) L'uscita q del flip-flop D montato come in figura:
   a) Oscilla in modo non prevedibile
   b) Insegue la variabile di ingresso x
   c) Memorizza un bit a caso sul fronte di salita di x
   d) Nessuna delle precedenti

9) Nella descrizione del calcolatore visto a lezione, durante un ciclo di lettura nello spazio di I/O, l'assegnamento IOR_<=0 avviene:
   a) Un clock prima dell'assegnamento A23_A0 <=…
   b) Nello stesso clock di A23_A0 <=…
   c) Un clock dopo di A23_A0 <=…
   d) Nessuna delle precedenti

	00	01	11	10
00	1	-	0	1
01	1	0	-	1
11	0	0	0	1
10	1	-	0	-

10) La mappa di Karnaugh riportata sopra ha:
   a) 5 implicanti principali, di cui 3 essenziali
   b) 5 implicanti principali, di cui due essenziali
   c) Due implicanti principali semplicemente eliminabili
   d) Nessuna delle precedenti

♥

Domande di Reti Logiche – compito del 09/06/2026

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte:

https://forms.gle/Hzzj1JeB33jxdKou7

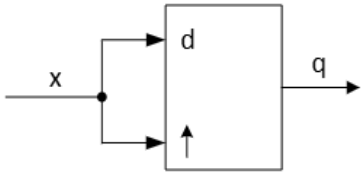
https://tinyurl.com/4uwvcpyp

♥

Domande di Reti Logiche - compito del 09/06/2026

Barrare **una sola risposta** per domanda
Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco)
Usare lo spazio bianco sul retro del foglio per appunti, se serve

1) Data una base β e due numeri naturali X_1, X_2 compresi tra 0 e $\beta - 1$, per calcolare $y = X_1 + \beta^2 \cdot X_2$:
   a) Sono indispensabili sia un moltiplicatore che un sommatore
   b) È indispensabile un moltiplicatore
   c) È indispensabile un sommatore
   d) Nessuna delle precedenti



2) L'uscita q del flip-flop D montato come in figura:
   a) Oscilla in modo non prevedibile
   b) Insegue la variabile di ingresso x
   c) Memorizza un bit a caso sul fronte di salita di x
   d) Nessuna delle precedenti

3) Nella descrizione del calcolatore visto a lezione, durante un ciclo di lettura nello spazio di I/O, l'assegnamento IOR_<=0 avviene:
   a) Un clock prima dell'assegnamento A23_A0 <=…
   b) Nello stesso clock di A23_A0 <=…
   c) Un clock dopo di A23_A0 <=…
   d) Nessuna delle precedenti

	00	01	11	10
00	1	-	0	1
01	1	0	-	1
11	0	0	0	1
10	1	-	0	-

4) La mappa di Karnaugh riportata sopra ha:
   a) 5 implicanti principali, di cui 3 essenziali
   b) 5 implicanti principali, di cui due essenziali
   c) Due implicanti principali semplicemente eliminabili
   d) Nessuna delle precedenti

5) In Assembler, per poter usare la pila va riservata una zona di memoria ed il registro ESP va inizializzato con:
   a) L'indirizzo più basso della zona riservata
   b) L'indirizzo più alto della zona riservata
   c) L'indirizzo successivo a quello più alto della zona riservata
   d) Nessuna delle precedenti

```
SUB %AL, %BL
```

6) Dopo l'istruzione sopra scritta, quale coppia di operandi può aver prodotto CF=SF?
   a) AL=0xFF, BL=0x01
   b) AL=0x80, BL=0xFF
   c) AL=0x99, BL=0x01
   d) Nessuna delle precedenti

7) AX contiene un naturale compreso tra 4000 e 10000, e BL contiene un naturale tra 20 e 200. Per poter svolgere la divisione in ogni caso devo scrivere
   a) `DIV %BL`
   b) `DIV %AX, %BL`
   c)
```
MOV $0, %DX
MOV $0, %BH
DIV %BX
```
   d) Nessuna delle precedenti

8) $|a|_x = |b|_x$:
   a) se $a = b \times x$
   b) se x è primo
   c) Se $a - b$ è multiplo di x
   d) Nessuna delle precedenti

9) è necessario montare un chip di RAM $1k \times 8bit$ su un bus indirizzi a 12 fili, in modo che risponda al range di indirizzi 'H800-'HBFF. Un'espressione logica per la maschera che genera il select per il chip è:
   a) $/s = \overline{a_{11}} + a_{10} + a_9 + a_8$
   b) $/s = a_{11} \cdot \overline{a_{10}} \cdot \overline{a_9} \cdot \overline{a_8}$
   c) $/s = \overline{a_{11}} + a_{10}$
   d) Nessuna delle precedenti

10) Il colloquio tra il processore ed un'interfaccia parallela senza handshake avviene tramite
   a) letture/scritture su un particolare registro dell'interfaccia
   b) letture/scritture su un particolare registro del dispositivo gestito dall'interfaccia
   c) i fili /dav, rfd
   d) Nessuna delle precedenti

♦

Domande di Reti Logiche – compito del 09/06/2026

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte:

https://forms.gle/Hzzj1JeB33jxdKou7

https://tinyurl.com/4uwvcpyp

♦

Domande di Reti Logiche - compito del 09/06/2026

Barrare **una sola risposta** per domanda
Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco)
Usare lo spazio bianco sul retro del foglio per appunti, se serve

	00	01	11	10
00	1	-	0	1
01	1	0	-	1
11	0	0	0	1
10	1	-	0	-

1) La mappa di Karnaugh riportata sopra ha:
- a) 5 implicanti principali, di cui 3 essenziali
- **b) 5 implicanti principali, di cui due essenziali**
- c) Due implicanti principali semplicemente eliminabili
- d) Nessuna delle precedenti

2) In Assembler, per poter usare la pila va riservata una zona di memoria ed il registro ESP va inizializzato con:
- a) L'indirizzo più alto della zona riservata
- **b) L'indirizzo successivo a quello più alto della zona riservata**
- c) L'indirizzo più basso della zona riservata
- d) Nessuna delle precedenti

```
SUB %AL, %BL
```

3) Dopo l'istruzione sopra scritta, quale coppia di operandi può aver prodotto CF=SF?
- a) AL=0x99, BL=0x01
- b) AL=0xFF, BL=0x01
- **c) AL=0x80, BL=0xFF**
- d) Nessuna delle precedenti

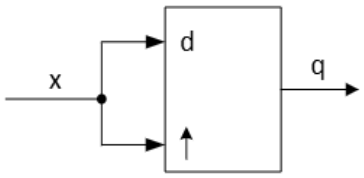
4) AX contiene un naturale compreso tra 4000 e 10000, e BL contiene un naturale tra 20 e 200. Per poter svolgere la divisione in ogni caso devo scrivere
- a) `DIV %BL`
- b) `DIV %AX, %BL`
- **c)**
```
MOV $0, %DX
MOV $0, %BH
DIV %BX
```
- d) Nessuna delle precedenti

5) $|a|_x = |b|_x$:
- a) se $a = b \times x$
- b) se x è primo
- **c) Se $a - b$ è multiplo di x**
- d) Nessuna delle precedenti

6) è necessario montare un chip di RAM $1k \times 8bit$ su un bus indirizzi a 12 fili, in modo che risponda al range di indirizzi 'H800-'HBFF. Un'espressione logica per la maschera che genera il select per il chip è:
- a) $/s = \overline{a_{11}} + a_{10} + a_9 + a_8$
- b) $/s = a_{11} \cdot \overline{a_{10}} \cdot \overline{a_9} \cdot \overline{a_8}$
- **c) $/s = \overline{a_{11}} + a_{10}$**
- d) Nessuna delle precedenti

7) Il colloquio tra il processore ed un'interfaccia parallela senza handshake avviene tramite
- a) letture/scritture su un particolare registro del dispositivo gestito dall'interfaccia
- **b) letture/scritture su un particolare registro dell'interfaccia**
- c) i fili /dav, rfd
- d) Nessuna delle precedenti

8) Data una base β e due numeri naturali X_1, X_2 compresi tra 0 e $\beta - 1$, per calcolare $y = X_1 + \beta^2 \cdot X_2$:
- a) Sono indispensabili sia un moltiplicatore che un sommatore
- b) È indispensabile un moltiplicatore
- c) È indispensabile un sommatore
- **d) Nessuna delle precedenti**



9) L'uscita q del flip-flop D montato come in figura:
- a) Oscilla in modo non prevedibile
- b) Insegue la variabile di ingresso x
- **c) Memorizza un bit a caso sul fronte di salita di x**
- d) Nessuna delle precedenti

10) Nella descrizione del calcolatore visto a lezione, durante un ciclo di lettura nello spazio di I/O, l'assegnamento IOR_<=0 avviene:
- a) Un clock prima dell'assegnamento A23_A0 <=…
- b) Nello stesso clock di A23_A0 <=…
- **c) Un clock dopo di A23_A0 <=…**
- d) Nessuna delle precedenti

♣

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte:

https://forms.gle/Hzzj1JeB33jxdKou7

https://tinyurl.com/4uwvcpyp

♣

Domande di Reti Logiche - compito del 09/06/2026

Barrare **una sola risposta** per domanda
Il punteggio finale è -1 × (n. di risposte errate + n. domande lasciate in bianco)
Usare lo spazio bianco sul retro del foglio per appunti, se serve

1) $|a|_x = |b|_x$:
   a) se $a = b \times x$
   b) se x è primo
   c) Se $a - b$ è multiplo di x
   d) Nessuna delle precedenti

2) è necessario montare un chip di RAM $1k \times 8bit$ su un bus indirizzi a 12 fili, in modo che risponda al range di indirizzi 'H800-'HBFF. Un'espressione logica per la maschera che genera il select per il chip è:
   a) $/s = \overline{a_{11}} + a_{10}$
   b) $/s = \overline{a_{11}} + a_{10} + a_9 + a_8$
   c) $/s = a_{11} \cdot \overline{a_{10}} \cdot \overline{a_9} \cdot \overline{a_8}$
   d) Nessuna delle precedenti

3) In Assembler, per poter usare la pila va riservata una zona di memoria ed il registro ESP va inizializzato con:
   a) L'indirizzo più basso della zona riservata
   b) L'indirizzo più alto della zona riservata
   c) L'indirizzo successivo a quello più alto della zona riservata
   d) Nessuna delle precedenti

```
SUB %AL, %BL
```

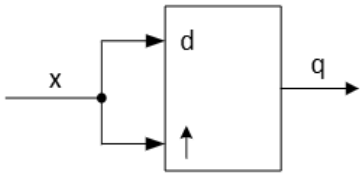
4) Dopo l'istruzione sopra scritta, quale coppia di operandi può aver prodotto CF=SF?
   a) AL=0xFF, BL=0x01
   b) AL=0x99, BL=0x01
   c) AL=0x80, BL=0xFF
   d) Nessuna delle precedenti

5) AX contiene un naturale compreso tra 4000 e 10000, e BL contiene un naturale tra 20 e 200. Per poter svolgere la divisione in ogni caso devo scrivere
   a) `DIV %BL`
   b) `DIV %AX, %BL`
   c)
```
MOV $0, %DX
MOV $0, %BH
DIV %BX
```
   d) Nessuna delle precedenti

6) Il colloquio tra il processore ed un'interfaccia parallela senza handshake avviene tramite
   a) letture/scritture su un particolare registro dell'interfaccia
   b) letture/scritture su un particolare registro del dispositivo gestito dall'interfaccia
   c) i fili /dav, rfd
   d) Nessuna delle precedenti

7) Nella descrizione del calcolatore visto a lezione, durante un ciclo di lettura nello spazio di I/O, l'assegnamento IOR_<=0 avviene:
   a) Un clock prima dell'assegnamento A23_A0 <=…
   b) Nello stesso clock di A23_A0 <=…
   c) Un clock dopo di A23_A0 <=…
   d) Nessuna delle precedenti

8) Data una base β e due numeri naturali X_1, X_2 compresi tra 0 e $\beta - 1$, per calcolare $y = X_1 + \beta^2 \cdot X_2$:
   a) Sono indispensabili sia un moltiplicatore che un sommatore
   b) È indispensabile un moltiplicatore
   c) È indispensabile un sommatore
   d) Nessuna delle precedenti



9) L'uscita q del flip-flop D montato come in figura:
   a) Memorizza un bit a caso sul fronte di salita di x
   b) Oscilla in modo non prevedibile
   c) Insegue la variabile di ingresso x
   d) Nessuna delle precedenti

	00	01	11	10
00	1	-	0	1
01	1	0	-	1
11	0	0	0	1
10	1	-	0	-

10) La mappa di Karnaugh riportata sopra ha:
   a) Due implicanti principali semplicemente eliminabili
   b) 5 implicanti principali, di cui 3 essenziali
   c) 5 implicanti principali, di cui due essenziali
   d) Nessuna delle precedenti

♠

Domande di Reti Logiche – compito del 09/06/2026

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte:

https://forms.gle/Hzzj1JeB33jxdKou7

https://tinyurl.com/4uwvcpyp

♠